

Дослідження можливості проведення invariant subspace атаки на енергоефективний алгоритм Midori

Олексій Наумов¹, Віктор Руженцев²

1. Кафедра безпеки інформаційних технологій,
Харківський національний університет
радіоелектроніки, м. Харків, пр. Науки, 14,
E-mail: oleksii.naumov@nure.ua

2. Кафедра безпеки інформаційних технологій,
Харківський національний університет радіоелектроніки, м.
Харків, пр. Науки, 14,
E-mail: viktor.ruzhentsev@nure.ua

In the past few years, lightweight cryptography has become a popular research discipline with a number of ciphers and hash functions proposed. The designers' focus has been predominantly to minimize the hardware area, while other goals such as low latency have been addressed rather recently only. However, the optimization goal of low energy for block cipher design has not been explicitly addressed so far. At the same time, it is a crucial measure of goodness for an algorithm. Indeed, a cipher optimized with respect to energy has wide applications, especially in constrained environments running on a tight power budget such as Internet of Things.

Midori, lightweight блоковий шифр, AES, слабкі ключі, бітові перестановки, S-box.

I. Вступ

В сучасному світі з кожним роком все більше набуває популярності Інтернет Речей (Internet of Things, IoT). З'являється велика кількість розумних пристроїв вдома, в лікарні, у школі. Виходячи з цього виникає необхідність захисту цих пристроїв від зловмисників. Але через обмеженість в продуктивності, пам'яті чи енергоспоживанні не представляється можливим використання звичайних криптографічних засобів. Рішенням цієї проблеми є легковагова (lightweight) криптографія.

Легковагова криптографія – це розділ криптографії, який спрямований на розробку алгоритмів для використання в пристроях, які не здатні забезпечити виконання більшості існуючих алгоритмів або мають обмежені ресурси (пам'ять, потужність, енергоспоживання). Одним з найбільш енергоефективних та популярних алгоритмів є блочний симетричний шифр Midori.

II. Короткий опис Midori

Midori – це сімейство двох блокових шифрів: Midori64 і Midori128. Вперше було представлено світові на міжнародній конференції ASIACRYPT у 2015 році. Сімейство шифрів відноситься до SPN алгоритмів та має AES – подібну структуру. Обидва шифри приймають 128-бітові ключі і мають різний розмір блоку, 64 біти для Midori64 і 128 біт для

Midori128. На виході отримуємо шифротекст тієї ж довжини, що і вхідний блок.

Циклічна функція Midori складається з наступних чотирьох операцій:

1) SubCell - процедура підстановки. Використовується два типи 4-бітних S-боксів, Sb_0 і Sb_1 $\{0, 1\}^4 \rightarrow \{0, 1\}^4$ (див. Табл. 1). Sb_0 використовується в Midori64, а Sb_1 – в Midori128.

ТАБЛИЦЯ 1

Таблиця підстановок

S	0	1	2	3	4	5	6	7	8	9	A	B	C	D	E	F
1	C	A	D	3	E	B	F	7	8	9	1	5	0	2	4	6
2	1	0	5	3	E	2	F	7	D	A	9	B	C	8	4	6

Midori128 використовує чотири різних 8-бітових S-боксови SSb_0 , SSb_1 , SSb_2 і SSb_3 , де SSb_0 , SSb_1 , SSb_2 , SSb_3 : $\{0, 1\}^8 \rightarrow \{0, 1\}^8$. Математично, кожен SSb_i складається з вхідних і вихідних бітових перестановок і двох Sb_1 , як показано на Рис. 1.

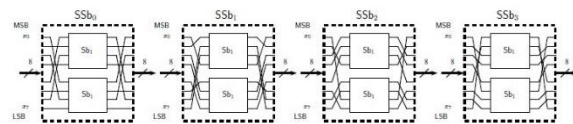


Рисунок 1 – Схема підстановки в Midori128

2) ShuffleCell - процедура циклічного зсуву. Це перетворення виконує розподілення бітів кожного рядка матриці стану серед всієї матриці. Кожна клітинка стану переставляється так:

$$(s_0, s_1, \dots, s_{15}) \leftarrow (s_0, s_{10}, s_5, s_{15}, s_{14}, s_4, s_{11}, s_1, s_9, s_3, s_{12}, s_6, s_7, s_{13}, s_2, s_8) \quad (1)$$

3) MixColumn виконує множення кожного стовпця стану на матрицю M.

$$M = \begin{pmatrix} 0 & 1 & 1 & 1 \\ 1 & 0 & 1 & 1 \\ 1 & 1 & 0 & 1 \\ 1 & 1 & 1 & 0 \end{pmatrix} \quad (2)$$

Операції множення між матрицею і вектором виконуються над полем $GF(2^m)$.

4) KeyAdd - процедура додавання ключа. Для Midori64 128-бітний секретний ключ K розділяється на два 64-бітні ключі K_0 і K_1 . Тоді $WK = K_0 \oplus K_1$.

$$RK_i = K_{(i \bmod 2)} \oplus \alpha_i \quad (3)$$

де $0 \leq i \leq 14$. Для Midori128, $WK = K$, $RK_i = K \oplus \beta_i$, де $0 \leq i \leq 18$.

α_i та β_i - раундові константи, наведені у роботі [1].

Перед першим раундом застосовується додаткова операція KeyAdd, а в останньому раунді операції ShuffleCell та MixColumn відсутні. Загальна кількість циклів для Midori64 та Midori128 – 16 та 20 відповідно.

Загальна процедура зашифрування виглядає наступним чином. Блок вхідного тексту складається з таємним ключем. Потім R - 1 разів, де R – кількість циклів, відбуваються наступні дії: підстановка (SubCell), зсув рядків (ShuffleCell), перемішування стовпців (MixColumn) та додавання циклового ключа. На останньому циклі відбувається лише підстановка та додавання таємного ключа. Схема зашифрування для Midori64 представлена на Рис. 2.

